

# GY7512 DI CMOS 保护多路模拟开关

#### 1 概述

GY7512 属于防闩锁型介质隔离 CMOS 多路模拟开关,可提供最高超出电源电压范围±25 V 的过压保护。而且在拥有这些优势的同时,并不影响模拟开关的低导通电阻和低漏电流的特性。

GY7512 为双通道单刀双掷(SPDT)的模拟开关,数字控制逻辑是高电平导通,提供 TTL 和 CMOS 逻辑兼容的数字输入。

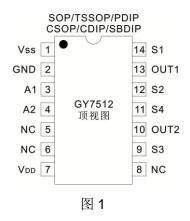
GY7512 电路电气特性完全兼容 AD7512DI 系列,可实现 pin 对 pin 原位插拔替换。

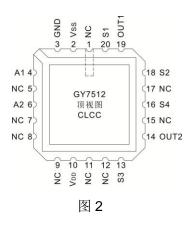
#### 2 特性说明

- 防闩锁
- 单片介质隔离 CMOS
- 低功耗: 3mW
- 低导通电阻: 75Ω(典型值)、低漏电流: 500pA(典型值)
- 最高超出电源电压±25V 的过压保护
- TTL 和 CMOS 逻辑兼容的数字输入

### 3 技术说明

### 3.1 引脚图





### 3.2 引出端功能

表 1 GY7512 引出端功能

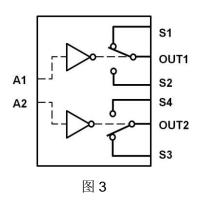
引脚名称	说明
V <sub>SS</sub>	负电源输入端
GND	地
A1	二进制地址输入端
A2	二进制地址输入端
$V_{DD}$	正电源输入端
S3	源极输入端 S3
OUT2	输出端 OUT2

引脚名称	说明
S4	源极输入端 S4
S2	源极输入端 S2
OUT1	输出端 OUT1
S1	源极输入端 S1
NC	空

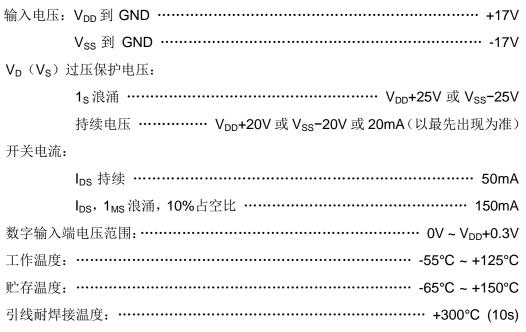
#### 3.3 真值表

<b>A</b> 1	A2	OUT1	OUT2
0	0	S2	S4
0	1	S2	S3
1	0	S1	S4
1	1	S1	S3

#### 3.4 内部功能框图



## 3.5 绝对最大额定值<sup>[1]</sup>



注<sup>[1]</sup>:等于或超出绝对最大额定值可能会导致产品永久性损坏;这只是额定最值,并不能以这些条件或者在任何其它超出本技术规范操作章节中所示规格的条件下,推断产品能否正常工作;长期在超出最大额定值条件下工作会影响产品的可靠性,任何时候只能使用一个绝对最大额定值。

### 3.6 参数列表

除非另有说明, $V_{DD} = +15V$ ;  $V_{SS} = -15V$ 

会举力功	<b>+25</b> °C		-55°C ~ +125°C			State Land Are Art.	
参数名称	最小值	典型值	最大值	最小值	典型值	最大值	测试条件
通道导通电阻 Ron	-	75Ω	100Ω	_	_	175Ω	$-10V \le V_D \le +10V$ $I_{DS} = 1mA$
开关关断漏电流 I <sub>D</sub> 、I <sub>S</sub> (Off)	-	-	3nA	-	_	200nA	$\begin{array}{c} V_S = \pm 10V \\ V_D = \mp 10V \end{array}$
开关连通漏电流 I <sub>D</sub> 、I <sub>S</sub> (On)	-	_	10nA	-	_	_	$V_S = V_D = \pm 10V$
输出端漏电流 l <sub>out</sub>	-	_	9nA	_	-	600nA	$V_{S1} = V_{OUT} = \pm 10V \\ V_{S2} = \mp 10V \\ V_{S2} = V_{OUT} = \pm 10V \\ V_{S1} = \mp 10V$
数字输入低电压 V <sub>INL</sub>	-	_	0.8V	_	_	0.8V	_
数字输入高电压 V <sub>INH</sub>	2.4V	-	-	2.4V	-	-	_
数字输入电流 I <sub>INL</sub>	-	-	10nA	-	-	10nA	$V_{IN} = V_{DD}$
数字输入电流 I <sub>INH</sub>	-	_	10nA	-	_	10nA	$V_{IN} = 0V$
数字端延迟 T <sub>OTRANSITION</sub> [1]	-	0.1µs	0.5µs	_	_	_	V <sub>IN</sub> = 0V ~ 3V
电源电流 I <sub>DD</sub>	-	_	800μΑ	_	_	800μΑ	6. 左粉 字 2. V
电源电流 I <sub>SS</sub>	-	-	800μΑ	-	-	800μΑ	· 所有数字端 = V <sub>INH</sub>
电源电流 I <sub>DD</sub>	-	-	500µA	-	_	500µA	所有数字端 = V <sub>INL</sub>
电源电流 I <sub>SS</sub>	_	_	500µA	_	_	500µA	

注[1]:设计保证的参数,不作为测试参数。

ESD(静电放电)敏感器件,数字输入是二极管保护;未连接的器件在遭受高能静电放电时可能会发生永久性损坏。未使用的器件必须存放在防静电泡沫中。在运输器件时管脚必须插放在防静电的保护泡沫中。



## 3.7 应用曲线和波形

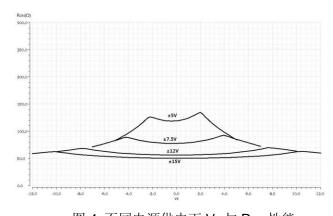


图 4 不同电源供电下  $V_S$  与  $R_{ON}$  性能

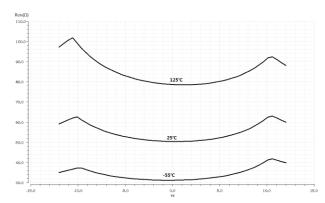


图 5 不同温度下 Vs与 Ron性能

### 3.8 测试电路图

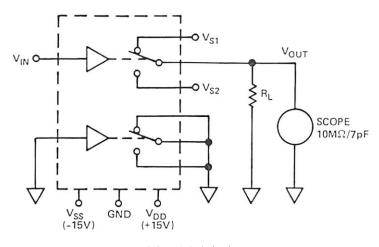


图 6 测试电路

## 3.9 典型应用电路

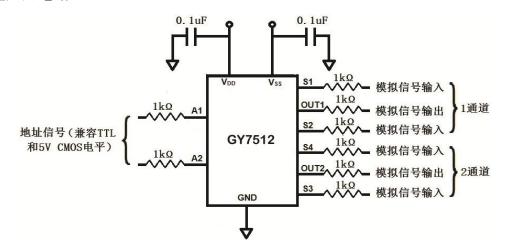


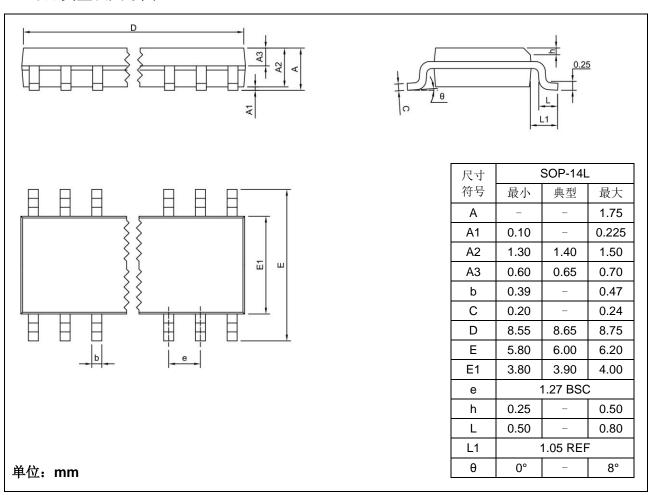
图 7 典型应用电路

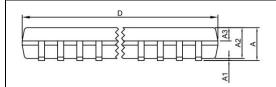
## 4 订购信息

系列名称	产品型号	工作温度	封装形式	质量等级
	GY7512SI	-40°C ~ +85°C	SOP-14L	工业级
	GY7512SM	-55°C ~ +125°C	SOP-14L	普军级
	GY7512SN1	-55°C ~ +125°C	SOP-14L	GJB7400 N1 级
	GY7512TSI	-40°C ~ +85°C	TSSOP-14L	工业级
	GY7512TSM	-55°C ~ +125°C	TSSOP-14L	普军级
	GY7512TSN1	-55°C ~ +125°C	TSSOP-14L	GJB7400 N1 级
GY7512	GY7511PI	-40°C ~ +85°C	PDIP-14L	工业级
	GY7511PM	-55°C ~ +125°C	PDIP-14L	普军级
	GY7511PN1	-55°C ~ +125°C	PDIP-14L	GJB7400 N1 级
	GY7512CBM	-55°C ~ +125°C	CSOP-14L	普军级
	GY7512CBB	-55°C ~ +125°C	CSOP-14L	GJB597 B 级
	GY7512DM	-55°C ~ +125°C	CDIP-14L	普军级
	GY7512DB	-55°C ~ +125°C	CDIP-14L	GJB597 B 级

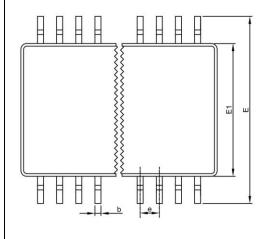
系列名称	产品型号	工作温度	封装形式	质量等级
	GY7512SB02M	-55°C ~ +125°C	SBDIP-14L	普军级
GY7512 -	GY7512SB02B	-55°C ~ +125°C	SBDIP-14L	GJB597 B 级
	GY7512L01M	-55°C ~ +125°C	CLCC-20L	普军级
	GY7512L01B	-55°C ~ +125°C	CLCC-20L	GJB597 B 级

# 5 外形类型及尺寸图



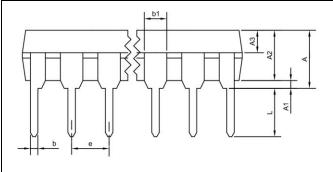


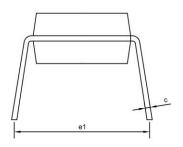


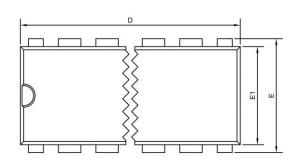


尺寸	TSSOP-14L				
符号	最小	典型	最大		
Α	ı	ı	1.20		
A1	0.05	ı	0.15		
A2	0.90	1.00	1.05		
А3	0.39	0.44	0.49		
b	0.20	1	0.28		
С	0.13	ı	0.17		
D	4.90	5.00	5.10		
Е	6.20	6.40	6.60		
E1	4.30	4.40	4.50		
е	0.65 BSC				
L	0.45 0.60		0.75		
L1	1.00 BSC				
θ	0°	_	6°		

单位: mm







尺寸	PDIP-14L			
符号	最小	典型	最大	
Α	3.60	3.80	4.00	
A1	0.51	_	_	
A2	3.20	3.30	3.40	
А3	1.47	1.52	1.57	
b	0.44	_	0.52	
b1	1.52 REF			
С	0.25	0.29		
D	19.00	19.10	19.20	
Е	7.62 REF			
E1	6.25	6.35	6.45	
е	2.54 BSC			
e1	7.62	_	9.30	
L	3.00	_	_	

单位: mm

